

INF3400 Digital Mikroelektronikk

Oppgaver DEL 12

YNGVAR BERG

I. DEL 12

Del 12: Passtransistor- og differensiell CMOS logikk

II. OPPGAVER

A.

Tegn sjematikk for en 4:1 multiplekser med innganger D0, D1, D2 og D3, og to selekt signaler S0 og S1, i følgende logikkstiler:

1. CPL.
2. LEAP.
3. DPL.
4. EEPL.
5. PPL.
6. SRPL.
7. DCVSPG.
8. Statisk CMOS.

B. *Oppgave 6.39*

Tegn sjematikk for en XOR port i følgende logikkstiler:

1. CPL.
2. LEAP.
3. DPL.
4. EEPL.
5. PPL.
6. SRPL.
7. DCVSPG.
8. Statisk CMOS.

C.

Tegn skjematikk for en 3inngangs NAND port i følgende logikkstiler:

1. SSDL.
2. ECDL.
3. LCDL.
4. DCL.
5. BiCMOS.