

INF3400 Digital Mikroelektronikk

Oppgaver DEL 7

YNGVAR BERG

I. DEL 7

Del 7: CMOS fabrikkasjonsprosess og utleggsregler

A. Temaer

Introduksjon til CMOS fabrikkasjonsprosess. Stick diagrammer og utlegg av inverter blir gjennomgått. CMOS prosesser og fremtilling av wafer blir presentert. Fremstilling av ulike lag i en CMOS prosess gjennomgås.

II. OPPGAVER

A. Oppgave 1.8

Lag et stick diagram for en 4inngangs NOR port.

B. Oppgave 1.9

Estimer arealet til en 4 inngangs NOR port.